第36卷第9期 2013年9月

doi:10.11835/j.issn.1000-582X.2013.09.014

基于时间序列 DTW 差异的 IGBT 模块缺陷辨识方法

周生奇,周維维,孙鹏菊

(重庆大学 输配电装备及系统安全与新技术国家重点实验室,重庆 400044)

摘 要:绝缘栅双极型晶体管(IGBT)模块是电力电子装置中关键可靠性敏感元件之一,辨识 IGBT模块缺陷,是避免突发故障,增强电力电子装置可靠运行的重要举措之一。为此,笔者提出一 种基于时间序列动态时间弯曲(DTW)差异的 IGBT 模块早期缺陷的诊断方法。该方法利用缺陷 对 IGBT 模块门极寄生参数的影响,通过分析缺陷前后,门极电压信号序列 DTW 的差异,判断 IGBT 模块内部是否存在缺陷。实验研究结果验证了其诊断结论的正确性和实用性。

Study on diagnostic method for defects in an IGBT module based on DTW deviations of time series

ZHOU Shengqi, ZHOU Luowei, SUN Pengju

(State Key Laboratory of Power Transmission Equipment & System Security and New Technology, Chongqing University, Chongqing 400044, China)

Abstract: Insulated gate bipolar transistor(IGBT) is one of the key reliability sensitive components of power electronic equipment. Developing prognostic method for defects in an IGBT module is an important measure to enhance the reliability lever of IGBTs. Therefore, a novel prognostic method based on dynamic time warping(DTW) deviations of time series is presented. This method utilizes variations of DTW of gate voltage series caused by defects to estimate if any defect existes in an IGBT module before breakdown. And application value is verified by test results.

Key words: defect; insulated gate bipolar transistor (IGBT); dynamic time warping(DTW); time series

目前,风能作为一种可再生清洁能源,是解决环 境与能源双重压力的重要手段之一,近年来,风力发 电在中国发展迅猛,截止 2009 年底,并网发电的风 机机组装机容量达到 1 613 万 kW。但是,其长时 间、高频率、大尺度的随机出力波动将给电网的安全 运行带来很大的风险^[1],同时,也对并网变流器的可 靠性构成严峻挑战,文献[2]指出,出力波动将导致 并网变流器中电力电子器件,经历持久的剧烈结温 变化冲击,严重影响到电力电子器件的可靠性和寿命,逐渐引起国内外学者的关注^[3]。相对其他电力 电子器件,绝缘栅双极晶体管(insulated gate bipolar transistor,IGBT)集成了电力 BJT 和电力 MOSFET 各自的优点,是最具有发展前景的关键电 力电子器件之一。目前,通流能力和耐压水平已经 达到 6.5 kV/3.6 kA的水平^[4],广泛应用到风力发 电领域实现电能输出^[5]。因此,研究 IGBT 的可靠

收稿日期:2013-04-25

基金项目:国家自然科学基金面上项目(51077137);国际科技合作计划资助项目(2010DFA72250)

作者简介:周生奇(1979-),男,博士研究生,主要从事可新能源发电和功率变流器可靠性的研究。

周雒维(联系人),男,重庆大学教授,博士生导师,(E-mail)zluowei@cqu.edu.cn。

性问题,对促进风电的发展具有积极的作用,成为近 年研究的热点,有大量关于 IGBT 可靠性问题的 成果报道,大致分为两类:首先是失效机理的研 究,明确主要的失效原因和模式^[6-8];其次是运行 过程中 IGBT 故障诊断^[9-15]以及可靠性衰退程度 的评估^[3,16,17],在很大程度上促进了 IGBT 可靠 性问题的研究,使其至今方兴未艾。不过,上述 研究尚不充分,尤其是运行中 IGBT 模块可靠性 衰退程度的评估,尽管已经提出一些评估方法和 相应的寿命预测模型,但是尚存在一定的局限, 至今还没有应用报道,这主要是由于商业化的 IGBT 多以模块的形式密闭封装,造成与可靠性 衰退相关信息的缺失。

文献[6,18]研究提示:IGBT 模块的老化,是 不断地经受电、热冲击累积作用的缓慢过程,在 故障前,内部已经出现某些损伤,导致部分铝键 合线断裂等缺陷的发生,在一定程度上降低了 IGBT 模块的性能,相应地增加了 IGBT 模块故障 的风险,但 IGBT 模块仍然可以运行,不具备故障 特征,现有的故障诊断方法无法检测。因此,有 必要研究辨识 IGBT 模块缺陷的方法,既可视作 故障诊断的进一步提高,也可看作粗略的可靠性 衰退评估。

此外,缺陷对 IGBT 模块的影响,还涉及辅助 电路一门极驱动,即 IGBT 模块中器件内部门极寄 生元件参数的变化,其外部表现是门极端子处电压 信号的变化,相对于主电路的高电压、大电流而 言,缺陷对门极电压的影响比较明显,也容易测 量,可被用来定性逆向判断 IGBT 模块是否存在缺 陷,故笔者引入时间序列的 DTW (dynamic time warping)算法,计算缺陷前后门极电压序列相似度 的变化,来辨识 IGBT 模块的缺陷。DTW 具有很 好的鲁棒性,对测量噪声不敏感,能够提高辨识的 精度。实验结果表明,该方法能够及时识别 IGBT 模块的缺陷,为维护赢得宝贵时间,具有很好的应 用价值。

1 缺陷对 IGBT 模块门极电路的影响

1.1 IGBT 模块缺陷分析

文献[6,19]给出了 IGBT 模块缺陷形成的两个 主要因素:热冲击和强电场应力。其中,热冲击是由 IGBT 模块组成材料的热膨胀系数不一致造成的, 典型 IGBT 模块的剖面图如图 1 所示,主要包括:硅 片、基板、底板、铝键合线等^[20],由于 IGBT 模块功 耗的存在以及负荷变化,运行中结温波动是无法避 免的,当结温波动超出一定范围,将在图 1 所示的材 料热膨胀系数相差比较大的铝键合线与硅片结合处 和焊料层,产生超出塑性形变的应力集中,导致铝键 合线断裂和焊料层开裂;而强电场应力的产生,与门 极静电放电(ESD)和集电极过电压有关,会激发热 载流子。



图 1 IGBT 模块的剖面图



1.2 缺陷对门极电路元件参数的影响

缺陷主要影响 IGBT 模块中器件内部门极寄生 元件的参数,如图 2 所示,图中 L_{GT} 、 R_{GX} 分别表示门 极端子引线的寄生电感和电阻; L_{GW} 、 R_{GW} 分别表示 门极铝键合线的寄生电感和电阻; L_{EW} 、 R_{EW} 分别表 示发射极铝键合线的寄生电感和电阻; L_{ET} 、 R_{ET} 分别 表示发射极辅助端子引线的寄生电感和电阻; L_{E} 、 R_{E} 分别表示发射极端子引线的寄生电感和电阻; L_{CT} 、 R_{CT} 分别表示集电极端子引线的寄生电感和电阻; L_{CT} 、 R_{CT} 分别表示集电极端子引线的寄生电感和电阻; R_{CE} 表示门射极寄生电容, L_{CG} 表示门集极寄生电 容, C_{CE} 表示集射极寄生电容,其中的寄生参数 L_{CT} 、 R_{CT} 及 C_{CE} 与门极电路无关^[21]。



注:数字表示组成 IGBT 器件的不同硅片

在 IGBT 模块的缺陷中,焊料层开裂会减少有效导热面积,导致 IGBT 模块结温升高^[17],而激发 热载流子,同强电场应力损伤机理相同,会影响门 射极之间的 SiO₂ 绝缘层,改变门极结电容^[22-23];铝 键合线脱落除了很明显地改变门极寄生电感和寄 生电阻参数外^[24-25],还可能影响 IGBT 模块的整体 布局,从而涉及门极电容。因为单位面积硅片通流 能力的限制,器件内多硅片并联模式被广泛采 用^[6],如图 2 所示,本例中的 IGBT 器件都由两对 IGBT-FWD 硅片并联构成。若在热冲击累积作用 下,其中一个硅片的联结铝键合线全部断裂,则该 IGBT 硅片失效,将会改变 IGBT 模块门极结电容 的构成及大小。

2 DTW 算法及应用

2.1 DTW 算法原理

DTW 是一种柔性算法,能够对数据长度不同的时间序列进行匹配,解决动态模式的相似度量和 分类^[26-28]。其实质是运用动态规划思想,利用局部 最优化处理,寻找一条路线,沿着这条路径,两时间 序列之间的距离最短。定义这个最短距离为两序列 的相似度,其值越小匹配程度越好。文献[29]给出 了 DTW 算法的原理,对于参考时间序列 R 和检测 时间序列 T:

$$R = [r_1, r_2, \cdots r_i, \cdots r_n],$$

$$T = [t_1, t_2, \cdots t_i, \cdots t_m];$$
(1)

其中: $n \to m$ 分别为序列 R 和 T 的维数,定义两序 列元素之间的距离 $\delta(i, j)$ 为

$$\delta(i,j) = (r_i - t_j)^2, \qquad (2)$$

则可建立两序列的匹配距离矩阵 $D_{n \times m}$:

$$\boldsymbol{D}_{n\times m} = \begin{bmatrix} \delta(1,1) & \cdots & \delta(1,m) \\ \cdots & \ddots & \cdots \\ \delta(n,1) & \cdots & \delta(n,m) \end{bmatrix}.$$
(3)

从中寻找一个路径 P,使得

$$P(R,T) = \min_{\substack{i \in (1,n) \\ j \in (1,m)}} \delta(i,j) \,. \tag{4}$$

为使相似度具有意义,路径 P 必须满足单调性 要求,即不得违背各序列元素的时间顺序:

$$P(i,j) = \min \begin{cases} P(i-2,j-1) + P(i-1,j) + P(i,j) \\ P(i-1,j-1) + P(i,j) \\ P(i-1,j-2) + P(i,j-1) + P(i,j) \end{cases}$$
(5)

2.2 基于 DTW 的缺陷诊断

在 IGBT 模块门极电路的组成元素中,门集电极之间的等效寄生电容 C_{GC}具有非线性特征,随集

射极电压 V_{CE}的变化而具有不同的值^[30],为避免参数非线性因素的影响,需对门极电路进行线性化处理,如图 3 所示。



图 3 IGBT 模块的开通波形

在门极电压VGE充电起始时刻to至t1时刻集射 极电压 VCE开始下降,因换流过程的存在,VCE将保 持母线电压不变,门集电极电容 $C_{GC} \approx C_{GDJ} \leqslant$ C_{GE} ^[31],由 C_{GDI} 的非线性造成的影响最小,且瞬变电 磁干扰尚未产生,因此,非常适合用来作为样本,加 之文献[27]已证实 DTW 算法具有很好的鲁棒性。 因此,笔者选择从 $t_0 \sim t_1$ 时段的门极电压 V_{GE} 信号 中挖掘隐含的缺陷信息。实现步骤如下:首先采集 投运时,IGBT 模块 $t_0 \sim t_1$ 时段的门极电压 V_{GE} 作为 参考样本序列 R:然后,按照一定周期采集不同运行 阶段 t₀~t₁ 时段的门极电压 V_{GE}作为检测样本序列 T,计算与参考样本序列 R 之间的 DTW 距离,作为 相似性度量,判断 IGBT 模块内部是否存在缺陷。 这里需要说明的是,序列 R 和 T 的采样频率相同, 另外由于缺陷对门极电路元件参数的影响,检测样 本序列的维数可能与参考样本序列不一致,而 DTW 算法却很好地克服了这个问题,表现出很好的一 致性。

采用 DTW 算法辨识 IGBT 模块缺陷的具体过程如下:

1)根据公式(3)计算序列 R 和 T 的匹配矩 阵**D**_{n×m}。

2) 将序列 R 和 T 投影到二维直角平面上,如图 4 所示, R 在横轴上标出, T 在纵轴上标出, 格点 (*i*,*j*)表示元素 r_i和 t_i 的交点。 92



图 4 缺陷辨识过程

3)时间弯曲路径 *P*则由平面中的一系列格点 组成,*P*= $\sum w_k$,其中 w_k 对应于序列 *R* 中元素 r_i 到 序列 *T* 中元素 t_j 的路径,例如图 4 中 w_3 表示 r_2 到 t_3 的路径。序列 *R* 和 *T* 的 DTW(*R*,*T*) = min $\sum_{k=1}^{p} \delta(w_k)$ 。

4)根据公式(5)的单调性要求,可以求出路径 *P* 的搜索限制条件: $0 \le i_k - i_{k-1} \le 1$; $0 \le j_k - j_{k-1} \le 1$; $|i_k - i_{k-1}| \le \omega = 3$ 。

5) 令 γ(1,1) = 0, 然后从点(1,1) 出发, 按照公 式(6) 搜索路径 P, 反复递推, 直至 γ(n,m), 可得门 极电压检测序列 T 与参考序列 R 的 DTW(R, T), 根据 DTW(R, T) 的变化可辨识 IGBT 模块内部是 否存在缺陷。

$$\gamma(i,j) = \delta(i,j) + \min[\gamma(i-1,j), \gamma(i-1,j-1),\gamma(i,j-1)].$$
(6)

3 实验研究

3.1 实验电路和结果

为验证上述方法的可行性,笔者在实验室搭建 了图 5 所示 IGBT 模块动态特性测试电路,其中实 验样品采用由富士公司所提供的特殊开封 IGBT 模 块-2MBI150U4H-170,模拟现场运行中最易出现 的铝键合线断裂缺陷。分两步进行,首先模拟部分 铝键合线断裂(3 根),研究寄生电阻元件和寄生电 感元件对门极电压的影响;进而是部分硅片失效,即 联结 IGBT 器件中两并联硅片之一的铝键合线全部 断裂(6 根),分析寄生电容对门极电压的影响。实 验电路中,输入电压:DC300 V,负载:3 mH、1 Ω,开 关频率:10 kHz;示波器 TDS5014B 的采样频率为 1.25 GHz,测得的波形如图 6 所示。从中可以看 出,部分铝键合线断裂时,门极电压 V_{GE}的变化不明显;而部分硅片失效时,门极电压 V_{GE}的变化非常明显。









3.2 寄生参数对门极电压的影响

由 2.2 的分析可知在 $t_0 \sim t_1$ 时段 IGBT 模块门 极寄生参数是常数,驱动电路可由图 2 简化为图 7 所示的二阶电路。其中 S_1 表示控制信号, V_1 和 V_2 分别为正负驱动电压, R 和 L 分别为外部等效电阻 和电感, R_1 和 L_1 分别为 IGBT 模块门极等效寄生 电阻和电感, C_1 为 IGBT 模块门极等效电容。对于 给定的驱动电路, V_1 、 V_2 、R 和 L 都是视为定值,门 极电压主要受 R_1 、 L_1 和 C_1 的影响。为分析不同寄 生参数 的影响,笔者利用 Ansoft 公司的 Q3D Extractor 软件建立了实验样品 3D 模型,如图 8 所 示,提取了上述寄生电阻和电感元件的参数: $R = 10.032 \Omega$,L = 37 nH, $R_1 = 3.1 m\Omega$, $L_1 = 3 nH$ 。从样品的数据手册得到 $C_1 \approx C_{ies} = 14 nF$ 。定义门极电压的动态变化J为

$$J(R_1, L_1, C_1) = \sum_{i=1}^{N} |v_{gb}(t_i) - v_{ga}(t_i)|^2, \quad (7)$$

式中: v_{st} 和 v_{sx} 为寄生参数变化前后的门极电压;N为 $t_0 \sim t_1$ 时段的采样点数,则J对 R_1 、 L_1 和 C_1 的灵 敏度分析如图 9 所示。从中可以看出寄生电容对门 极电压 V_{GE} 波形变化起决定作用,这与实验结果相 吻合。



图 7 t₀~t₁ 时段门极等效电路



图 8 IGBT 模块的 3D 模型



图 9 寄生参数对门极电压的影响

3.3 缺陷前后门极电压信号序列的 DTW

提取图 6 所示未发生缺陷时的 IGBT 门极电压 信号中 t₀-t₁ 时段数据,作为参考序列 R,并重复测 量未发生缺陷时的 IGBT 门极电压信号,按照相同 的方法提取 t₀-t₁ 时段数据作为良好状态的测量序 列 T₁,然后按照同样的方法提取部分铝键合线断裂 状态的测量序列 T₂ 和部分硅片失效状态的测量序 列 T_3 ,再按照 2.2 中 DTW 的计算方法,可获得不同 缺陷状态下门极电压测量序列同参考序列之间的 DTW 计算结果,如表1所示。从中可以看出,部分 铝键合线断裂时,序列 T 与 R 的 DTW 为 0.93;部 分硅片失效时,序列 T 与 R 的 DTW 为 78.27;而未 发生缺陷时,序列 $T \subseteq R$ 的 DTW 为 0.01;显然,门 极电压 V_{GE} 在 $t_0 \sim t_1$ 时段的信号序列 DTW 变化可 作为参数诊断 IGBT 模块内部是否存在缺陷:当观 测的门极电压 V_{GE} 在 $t_0 \sim t_1$ 时段的序列 DTW 发生 细微变化时,应加强对门极电压 V_{GE}的监测,若此后 的监测数据显示,其相似度变化呈增大趋势,并且在 达到一定数值(比如10,≫误差)之后,仍然在继续 增长,即可排除测量误差或其他干扰因素的影响,判 定 IGBT 模块内部出现缺陷,可考虑停机将该 IGBT 模块替换掉。

表1 门极杂散参数估计结果

状态	DTW
良好	0.01
部分铝线故障	0.93
部分硅片故障	78.27

4 结 论

笔者提出一种基于时间序列 DTW 的 IGBT 模 块早期缺陷的诊断方法,并通过实验证实了该方法 的正确性。结果表明,该方法能够有效诊断出 IGBT 模块内部的缺陷,相对于已有的电力电子装置故障 诊断方法,可为运行人员赢得宽裕的维护时间,及时 替换有缺陷的 IGBT 模块,避免模块故障及对装置 造成的危害。同时该方法对采集速度和精度要求 高,尚需进一步完善。

参考文献:

[1]汤广富,刘文华. 提高电网可靠性的大功率电力电子技 术基础理论[M]. 北京:清华大学出版社,2010. 94

- [2] Bryant A, Yang Shaoyong, Mawby P, et al. Investigation into IGBT dV/dt during turn-off and its temperature dependence [J]. IEEE Transactions on Power Electronic, 2011, 26(10): 3019-3031.
- [3] Yang S Y, Xiang D W, Bryant A, et al. Condition monitoring for device reliability in power electronic converters: a review [J]. IEEE Transactions on Power Electronic, 2010, 25(11):2734-2752.
- [4] Rashid M H. Power electronics: circuits, devices, and applications [M]. 3rd ed. NJ:Prentice Hall,2004.
- [5] Chen Z, Guerrero J M, Blaabjerg F. A review of the state of the art of power electronics for wind turbines [J]. IEEE Transactions on Power Electronic, 2009,24(8):1859-1875.
- [6] Ciappa M. Selected failure mechanisms of modern power modules [J]. Microelectronics Reliability, 2002, 42(4/5):653-667.
- [7] Patil N, Celaya J, Das D, et al. Precursor parameter identification for insulated gate bipolar transistor (IGBT) prognostics [J]. IEEE Transactions on Reliability, 2009, 58(2):271-276.
- [8] 赵争鸣,张海涛,袁立强,等 基于 IGCT 的高压三电平 变频器失效机理及保护策略[J]. 电工技术学报,2006, 21(5):1-6,18.

ZHAO Zhengming, ZHANG Haitao, YUAN Liqiang, et al. Failure mechanism and protection strategy of high voltage three-level inverter based on IGCT [J]. 2006,21(5):1-6,18.

[9]马伟明,胡安,王令蓉. 基于电压波形分析的十二相整 流装置故障诊断[J]. 电工技术学报,1997,12(6): 49-54.

MA Weiming, HU An, WANG Lingrong. Twelvephase rectifier fault diagnosis based on voltage waveform analysis [J]. Transactions of China Electrotechnical Society, 1997, 12(6):49-54.

[10] 李薇,谭阳红,彭永进. 基于小波分析及网络的电力电 子电路故障诊断方法[J]. 电机与控制学报,2005, 9(6):555-561.

LI Wei, TAN Yanghong, PENG Yongjin. Fault diagnosis methods of power electronic circuits based on wavelet analysis and network [J]. Electric Machines and Control, 2005, 9(6):555-561.

[11] 罗慧,王友仁,崔江,等. 电力电子电路多源特征层融合 故障诊断方法[J]. 电机与控制学报,2010,14(4): 92-96.

LUO Hui, WANG Youren, CUI Jiang, et al. Intelligent fault diagnosis for power electronic circuits based on multi-source feature-level fusion [J]. Electric Machines and Control 2010, 14(4):92-96. [12] 丘东元,彭锦凤,张波. 电力电子变换器结构性故障的 有向图论诊断方法[J]. 电机与控制学报,2010,14(8): 13-18.

QIU Dongyuan, PENG Jinfeng, ZHANG Bo. Structural fault diagnosis method of power electronic converter by directed graph theory [J]. Electric Machines and Control 2010, 14(8): 13-18.

[13] 陈如清.采用新型粒子群算法的电力电子装置在线故 障诊断方法[J].中国电机工程学报,2008,28(24): 70-74.

CHEN Ruqing. A novel PSO on-line fault diagnosis approach for power electronic system [J]. Proceedings of the Chinese Society for Electrical Engineering, 2008, 28(24):70-74.

[14] 胡清,王荣杰, 詹宜巨. 基于支持向量机的电力电子电路故障诊断技术 [J]. 中国电机工程学报, 2008, 28(12):107-111.

HU Qing, WANG Rongjie, ZHAN Yiju. Fault diagnosis technology based on SVM in power electronic circuit [J]. Proceeding of the Chinese Society for Electrical Engineering 2008,28(12):107-111.

[15] 张志学,马皓,毛兴云.基于混杂系统模型和事件辨识的电力电子电路故障诊断[J].中国电机工程学报,2005,25(3):49-53.
 ZHANG Zhixue, MA Hao, MAO xingyun. Fault

diagnosis for power electronic circuits based on hybrid system theory and event identification [J]. Proceedings of the Chinese Society for Electrical Engineering 2005, 25(3):49-53.

- [16] Xiong Y L, Xiong Y L, Cheng X, et al. Prognostic and warning system for power-electronic modules in electric, hybrid electric, and fuel-cell vehicles [J]. IEEE Transactions on Industrial Electronics, 2008, 55 (6): 2268-2276.
- [17] Xiang D W, Ran L, Tavner P, et al. Monitoring solder fatigue in a power module using case-above-ambient temperature rise [J]. IEEE Transactions on Industry Applications, 2011, 47(6):2578-2591.
- [18] Anderson J M, Cox R W. On-line condition monitoring for MOSFET and IGBT switches in digitally controlled drives [C] // Proceedinga of Energy Conversion Congress and Exposition (ECCE), September 17-22, 2011, Phoenix, Arizona. Piscataway: IEEE Presss, 2011:3920-3927.
- [19] Saha B, Celaya J R, Wysocki P F, et al. Towards prognostics for electronics components [C] // Proceedings of Aerospace Conference, Marchi 7-14, 2009, Big Sky, Montana. Piscataway: IEEE Press, 2009:1-7.

http://qks.cqu.edu.cn

- [20] Sheng W W, Colino R P. Power electronic modules: design and manufacture [M]. Boca Raton: CRC Press, 2004.
- [21] Mohan N, Undeland T M. Power electronics: converters, applications, and design [M]. 3rd ed. New York: Wiley, 2007.
- [22] Yu C Z, Yuan J S, Yang H. MOSFET linearity performance degradation subject to drain and gate voltage stress [J]. IEEE Transactions on Device and Materials Reliability, 2004, 4(4):681-689.
- [23] Tang M C, Fang Y K, Liao W S, et al. Investigation and modeling of hot carrier effects on performance of 45-and 55-nm NMOSFETs with RF automatic measurement[J]. IEEE Transactions on Electron Devices, 2008, 55(6):1541-1546.
- [24] Xing K, Lee F C, Boroyevich D. Extraction of parasitics within wire-bond IGBT modules [C] // Proceedings of Applied Power Electronics Conference and Exposition, February 15-19,1998, Anaheim, CA, USA. Piscataway: IEEE Press, 1998, 1:497-503.
- [25] Martin C, Schanen J L, Guichon J M, et al. Analysis of electromagnetic coupling and current distribution inside a power module [J]. IEEE Transactions on Industry Applications, 2007, 43(4):893-901.
- [26] 徐波,唐海龙,李行善. 基于 DTW 的涡扇发动机气路 故障定量诊断方法[J]. 北京航空航天大学学报,2004, 30(6):524-528.

XU Bo, TANG Hailong, LI Xingshan. DTW based quantitative fault diagnosis of gas path component in turbofan [J]. Journal of Beijing University of Aeronautics Astronautics, 2004, 30(6): 524-528.

[27] 牛征,牛玉广,刘吉殝,等. 基于动态时间归整技术的电站过程故障诊断方法[J]. 动力工程,2006,26(3): 396-399.

NIU Zheng, NIU Yuguang, LIU Jizhen, et al. Fault diagnosis of processes in power plants based on dynamic time warping [J]. Journal of Power Engineering, 2006, 26(3):396-399.

- [28] 王振浩,杜凌艳,李国庆,等.动态时间规整算法诊断高 压断路器故障[J].高电压技术,2006,32(10):36-38.
 WANG Zhenhao, DU Lingyan, LI Guoqing, et al. Fault diagnosis of high voltage circuit breakers based on dynamic time warping algorithm [J]. High Voltage Engineering,2006,32(10):36-38.
- [29] Berndt D, Berndt, Clifford J. Using dynamic time warping to find patterns in time series [R]. [S. l.]: AAAI,1994.
- [30] Hefner A R, Diebolt D M. An experimentally verified IGBT model implemented in saber circuit simulator [J].
 IEEE Transactions on Power Electronic, 1994, 9 (5): 532-542.
- [31] 唐勇,胡安,陈明. IGBT 栅极特性与参数提取[J]. 电 工技术学报,2009,24(7):76-80.
 TANG Yong, HU An, CHEN Ming. IGBT gate characteristics and parameter extraction methods [J].
 Transactions of China Electrotechnical Society, 2009, 24(7):76-80.

(编辑 王维朗)

95

第9期